PATENT ABSTRACTS OF JAPAN

(11)Publication number:

60-076707

(43) Date of publication of application: 01.05.1985

(51)Int.CI.

G02B 6/42

G02B 27/28

(21)Application number: 58-184561

(71)Applicant: NEC CORP

(22)Date of filing:

04.10.1983

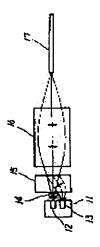
(72)Inventor: AOYAMA TSUTOMU

(54) SEMICONDUCTOR LASER DUPLEX MODULE

(57)Abstract:

PURPOSE: To improve reliability by mounting two laser chips onto the heat sink of a semiconductor laser module and adding a 90° polarizing rotor and a polarizing element thereto.

CONSTITUTION: A semiconductor laser duplex module is constituted of two semiconductor laser chips 12, 13, a 90° polarizing rotor 14, a polarizing element 15 and a lens 17. The chips 12, 13 are disposed on a heat sink 11 having a flat main plane in such a way that the optical axis of the linearly polarized exit light and the plane of polarization are in parallel with each other and that the positions of the laser end faces coincide with each other. The rotor 14 is placed on the front surface of the one laser chip and rotates 90° the plane of polarization of the laser light. The element 15 consists of a double refracting material and joins the two beams having the orthogonally intersecting planes of polarization. The lens 17 focuses the laser light and couples the same to an optical fiber 16 on the output side.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

⑩ 日本国特許庁(JP)

⑩特許出顧公開

⑫ 公 開 特 許 公 報 (A)

昭60 - 76707

@Int_Cl_4

識別記号

庁内整理番号

母公開 昭和60年(1985)5月1日

G 02 B 6/42 27/28 7529-2H 8106-2H

審査請求 未請求 発明の数 1 (全4頁)

❷発明の名称

半導体レーザ二重化モジユール

②特 顧 昭58-184561

出 願昭58(1983)10月4日

砂発 明 者 青

勉 東京都港区芝5丁目33番1号 日本電気株式会社内

⑪出 願 人 日本電気株式会社

東京都港区芝5丁目33番1号

20代理人 弁理士 芦田 坦

Ш

外2名

明 細 曹

1. 発明の名称

半導体レーザ二重化モジュール

2. 特許請求の範囲

(2) 前記(1)項および(2)項記載の装置であって。

前記偏光索子が、前記半導体レーザ手段、90°偏 光回転子、および偏光素子をパッケーシ内に對止 して用いるときに、出力窓として設けられている ことを特徴とする半導体レーザニ重化モシュール。

(3) 前記(1)項および(2)項に記載の装置であって。 前記半導体レーザ手段が2つの半導体レーザ条子 を単一のチップとして構成した半導体レーザ手段 であることを特徴とする半導体レーザ二重化モジ

3. 発明の詳細な説明

〔技術分野〕

本発明は電気信号を光信号に変換する半導体レーザ素子と光信号伝送媒体である光ファイバを、効率よく安定に結合する半導体レーザモジュール、特に高信頼光ファイバ通信システムに用いられる二重化した半導体レーザモジュールに関するものである。

〔従来技術〕

光ファイパケーブル海底中継システムを初めと

特間昭60-76707(2)

する高信頼光ファイバ通信システムでは、とのシステム中に使用する部品に対して超高信頼を要求する。電気信号を光信号に変換する半導体レーザは最近50~100万時間の平均無故障時間(MTTF)を達成するものも現れ高信頼化されてきてはいるが、他の電気系の部品に比べて十分とは目えたい。との故に複数個の半導体レーザモジュールを光スイッチ又は光結合器により2重化している。並列に用いて即ち多重化してその信頼性を他の電気系の部品に近づけるようにしている。

第1図は従来の半導体レーザニ重化モシュールの構成の一例を示す図であって、2個の半導体モシュール1 および 2 からのレーザ光は個々の光ファイバ 3 を通り、光スイッチ 4 で結合され、光ファイバ 5 に送られる。

第2図は従来の半導体レーザ二重化モジュールの構成の他の例を示す図であって、2つのレーザ 光の結合はハーフミラー又は偏光分離素子を用い た光結合器6で行なっている。他は第1図の場合 と同じである。

光路内に置かれ、該第1のレーザ光の偏光面を 90°回転させて前記第2のレーザ光の偏光面に対 し直角にする90°偏光回転子と、偏光面が互いに 直角になった第1かよび第2のレーザ光の光路を 複屈折効果で合流させる偏光素子と、出射側光ファイバーと、前記偶光素子で合流したレーザ光を 像変換して前記出射側光ファイバーに結合させる レンズとを有する半導体レーザ二重化モジュール が得られる。

〔 実施例〕

第3図は本発明の一実施例である半導体レーザニエ化モシュールの基本構成を示す図であるがこの第3図の半導体レーザモシュールは、主面が出ていて、主面が互いに平行で、4個光面は実質的には、まなる。)と、一方のレーザチップ前面に置かれてして、2個の光面を90回転させる90個光面を714

上記のような光原の多重光回路系では、多重光 回路系を構成する部品数が多くなり、目標とする 信頼度を達成するには、これらの光部品・素子が、 極めて高い信頼を有していることが必要となる。 また多重光回路系が占めるスペースが大きくなり、 光システムの小形化高密度実装化が難しい。

[発明の目的]

したがって本発明の目的は、上述の光源多重光回路系の欠点を克服し、多重化のための構成部品-素子が少ない小形、高信頼の半導体レーザモジュールを提供することにある。

〔発明の構成〕

本発明は上記の目的を達成するために、半導体レーザ光を結合するのに復屈折効果を持つ偏光素子を用いるようにしたものである。

すなわち本発明によれば、主面が平坦状のヒートシンク上に配置され、光軸および直線偏光の偏光面が互いに平行で且つ出射端面がほぼ一致する互いに近接した第1および第2のレーザ光を出射する半導体レーザ手段と、前記第1のレーザ光の

(例えばレーザ光の波長が 1.3 ミクロンのとき厚さ 1 4 0 ミクロンの水晶板) と、 値交 する 偏 光 面を有する 2 つのピームを合流する 複 屈 折 材 科 からなる 偏 光素子 1 5 (厚さ約 2.5 ミリメートルの方解石板)と、レーザ光を集束し出力 側光ファイバ 1 6 に結合させるレンズ 1 7 とから構成される。

特開昭60-76707(3)

像変換され、効率よく出力側ファイバ 1 6 に結合 する。

上記の実施例の構成では、半導体レーザの2重化に必要な光学案子は90°偏光回転子と偏光案子の2点だけであり、単純を構成である。而も1個のレーザモジュール程度のスペースしか必要としない。なおレンズ17に相当するレンズは、説明は省略したが、第1図および第2図の従来の半導体レーザモジュール1と2にも使われている。

第3図の実施例とは異って90個光回転子14を用いずに2個のレーザチップ12と13を偏光方向が直交するように配置することは、原理的には可能であり又素子の数が少なくて済むが、ヒートシンクの形状をし形にしたり、チップのマウント物度を正確にコントロールしたりする必要があり、実際的には好ましくない。

第4図は本発明の第1図の実施例の半導体レーザモジュールのうち、半導体レーザ、偏光回転子、および偏光素子をパッチージ内に封止した場合の 構成を示す図である。第4図において、パッケー

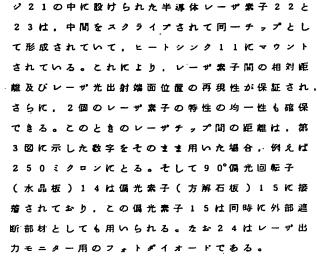
に小形で信頼度の高い半導体レーザ系重化光回路 が実現できる。すなわち本発明は高信頼光ファイ バ通信システム用の半導体レーザモジュールとし てきわめて有用である。

4. 図面の簡単な説明

第1図および第2図は従来の光源が重化光回路 構成を示す図、第3図は本発明の一実施例である 半導体レーザモジュールの構成を示す図。第4図 はレーザパッケージ構造をした本発明の実施例の 構成を示す図である。

記号の説明:11はヒートシンク、12と13 は半導体レーザチップ、14は90°偏光回転子、 15は偏光素子、16は光ファイベ、17はレン ズ、光ファイザー21はパッケーンケース、22 と23は半導体レーザ素子、24はフォトダイオ ードをそれぞれあらわしている。

八班人 (C(27) 自然上後 朦 洋介



以上説明したように、本発明の半導体レーザモジュールは、従来の半導体レーザモジュール構造にヒートシンク上に2個のレーザチップ又は素子をマウントし、90°偏光回転子と偏光素子を付加するだけの簡単な光回路構成である。従って光源二重化に伴う光回路部品点数の増加が少なく、かつ従来の半導体レーザの大きさとほとんど変らず

均間昭 60- 76707(4)

